

《数字逻辑》实验教学大纲

课程编码：141221 课程英文名称：Digital Logic
学时数：56/8 学分：3.5
适用专业：计算机科学与技术

教学大纲说明

一、制订本课程实验大纲的依据

- 1、大连水产学院新的《本科教学计划》；
- 2、《数字逻辑》教学大纲；
- 3、关于深化教学改革，培养适应 21 世纪需要的高质量人才的意见（国家教育部<1998>2 号文件）。

二、本课程实验教学的作用

通过实验课能巩固和补充理论教学，扩大学生知识领域，操作仪器设备的技能。培养学生的动手能力，分析解决实际问题的能力，及科学的工作作风，是提高学生综合素质的重要手段。

三、本课程实验教学目标及学生能力标准

通过本次教学实践，可使学生得到以下收获：

1. 熟悉掌握常用仪器的使用方法。
2. 掌握常用器件的应用。
3. 掌握实验的一般方法。
4. 认真观察实验结果，认真撰写实验报告，对实验结果进行分析。

四、学时分配、教学形式及实验性质

实验学时为 8 学时。教学形式为指导教师负责指导、答疑，学生自己动手操作。实验性质为理论验证。

五、实验项目、内容及学时分配表

实验项目、学时分配与内容提要（必开实验）

序号	实验项目	学时	实验内容提要
1	TTL 门电路功能测试及应用	2	与非门、或非门、OC 门等门电路的功能测试
2	译码器、编码器、数据分配器	2	用 3-8 实现、1-8 数据分配器
3	触发器	2	方法功能测试（D-FF、JK-FF）
4	计数、译码、显示	2	160、48 功能测试计数、显示实验

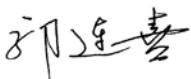
六、实验成绩评定

学生实验课程的成绩按照“电工电子实验室实验考核办法”之规定进行评定。实验成绩以 10% 的比例计入本课程的总成绩。

七、使用的教材及主要参考书

能够满足本大纲要求的高校教材皆可选用，建议首选院内自编教材《数字电子设计实验指导书》。

责 任 表	教学大纲撰写人		姜凤娇
	参加讨论人员	于红、高艳萍、姜国兴、姜凤娇、张新颖、程绍洪、陈高泉	

	院长（系主任）签字： 	日期：2006.8.20
--	---	--------------

